

Mem

4.- ¿Que función tiene el bus de direcciones? Es un canal del microprocesador totalmente independiente al bus de datos donde se establece la dirección de memoria del dato en tránsito. El bus de dirección consiste en el conjunto de líneas eléctricas necesarias para establecer una direccional capacidad de la memoria que se puede direccionar depende de la cantidad de bits que conforman el bus de direcciones, siendo 2^n (dos elevado a la ene) el tamaño máximo en bytes del banco de memoria que se podrá direccionar con n líneas.

5.- ¿Que función tiene el bus de datos? El **bus** es un sistema digital que transfiere datos entre los componentes de un computador o entre computadores. Están formado por cables o pistas en un circuito impreso, dispositivos como resistencias y condensadores además de circuitos integrados.

6.- ¿Que función tiene el bus de control?

Gobierna el uso y acceso a las líneas de datos y de direcciones. Como estas líneas están compartidas por todos los componentes tiene que proveerse de determinados mecanismos que controlen su utilización. Las señales de control transmiten tanto órdenes como información de temporización entre los módulos. Mejor dicho es el que permite que no allá colisión de información sistema.

7.-

¿Cuál es la secuencia que se sigue en las computadoras de este diagrama para efectuar una lectura de memoria? El bus de direcciones da la dirección de la localidad de memoria -El bus de control manda la señal de lectura -Los datos se transfieren desde la memoria hacia la CPU

8.- ¿Qué secuencia se sigue para una escritura de memoria? El bus de direcciones da la dirección de la localidad de memoria -El bus de control manda la señal de lectura -Los datos se transfieren a través del bus de datos.

9.- ¿Cuál es la secuencia para una escritura en puerto? Bus de direcciones selecciona el puerto, se transfieren a través del bus de datos.

10.- ¿Cuál es la escritura básica de una estructura CMOS de efecto de campo? Cuando la entrada es 0, el transistor pMOS está en estado de conducción. Al estar su fuente conectada a la alimentación (1), el valor 1 se propaga al drenador y por tanto a la salida de la puerta lógica. El transistor nMOS, por el contrario, está en estado de no conducción.

11.- ¿Que significa en memorias acceso aleatorio? Que se puede acceder en cualquier momento a cualquier localidad

12.- Explique si el concepto acceso aleatorio se aplican a RAM y ROM o solo a RAM. Si se aplica a ambos

13.- dibuje la estructura de la celda de memoria FAMOS. Se borra con luz ultravioleta

14.- ¿Por qué se le llama compuerta flotante? El famos es un transistor de compuerta flotante queda guardado un cero

16.- ¿A las primeras memorias de solo lectura basadas en fusibles y programables como se les denomina? ROM, PROM

17.- Si una memoria al ser fabricada todos sus fusibles están cerrados cual es el valor que almacena 1 O 0. Si es así la lectura final de la memoria en hexadecimal será ff o 00? Sera de 1- FF

18.-Describa las características de las memorias Eprom. Se borran con luz ultravioleta

19.-escriba las características de las memorias eeprom y cual es la diferencia con las memorias flash. En la EEPROM se guarda celda por celda y en la flash se graban bloques de memoria al mismo tiempo

21.-Del diagrama anterior q función tiene el bloque decodificador de dirección? Convierte una entrada binaria en salidas lógicas únicas

22.- del mismo diagrama cual es la función de las entradas CE y OE? OE (Output Enable). Controla el estado de alta impedancia de los terminales de salida del dispositivo.

25.-que es un decodificador de cuatro entradas y - salidas El **decodificador** es un dispositivo que acepta una entrada digital **codificada en binario** y activa una salida. Este dispositivo tiene varias salidas, y se activará aquella que establezca el código aplicado a la entrada. Con un código de n bits se pueden encontrar 2^n posibles combinaciones. Si se tienen 3 bits (3 entradas) serán posibles $2^3 = 8$ combinaciones. Una combinación en particular activará sólo una salida.

26.-Cual es el circuito de un diferenciador según vio en laboratorio Este circuito se utiliza para detectar flancos de subida y bajada en una señal, provocando una mayor diferenciación en los flancos de entrada y salida de la señal que, es donde la variación con el tiempo (t) se hace más notoria. Estas zonas de la señal son además las que corresponden a las altas frecuencias, mientras que las zonas planas están

compuestas por frecuencias más bajas. **28.- cual es el circuito básico de una memoria ram** a) celda famos b)arreglo de transistor bipolar c)capacitor y transistor CMOS **d)ninguna de las anteriores** **29.-que significan eu y biu** Eu unidad de ejecución y biu unidad de interfaz de bus **30.- cuales son los registros de datos generales de la eu del 8086** Registros temporales unidad aritmetico lógica e indicadores **31.-cuales son los registros del segmento de la eiu** Ds, dcs y cs **32.- que es ciclo fetch**

Cuando recogemos información a la memoria funciona igual q una lectura de memoria **33.-cuales son las partes de una instrucción de maquina** La instrucción se coloca en el alu Bancos de registros unidad de memoria se guardan en la ALU